

通用频率综合器

主要特点

- 三通道输出
- 输出频率范围：2.5kHz 至 500MHz
- 高分辨率、低输出抖动
- 内置晶体振荡器，可接受频率范围：25MHz 至 27MHz
- 输出时钟相位可调
- 输出延时可调
- 输出时钟上升/下降时间可控
- 频率切换无毛刺
- 相互独立的电源供电管脚
内核电源 VDD：2.5V 或 3.3V
输出级供电电源 VDDO：
1.8V 或 2.5V 或 3.3V
- 内部高电源抑制比
- 兼容 HCSL 和 PCIE Gen 1

应用

- 高清电视、机顶盒
- 打印机、扫描仪、投影仪
- 手持设备
- 网络/通信
- 服务器
- 石英晶体/晶振/锁相环替代

产品简述

MS5352 是一款通用频率综合器芯片，可通过 I²C 配置输出目标时钟。当 CLK0, CLK1 和 CLK2 选择外部分频器 DIV0 作为时钟源时，它们可产生 2.5kHz 至 200MHz 的任意时钟，此时频率分辨率小于 1Hz；当 CLK1 和 CLK2 分别选择 DIV1 和 DIV2 作为时钟源时，可输出 2MHz~500MHz 的时钟，此时频率分辨率小于 15Hz；CLK0 只能输出 ≤ 200MHz 时钟，大于 200MHz 的时钟只能由 CLK1 和 CLK2 产生。MS5352 可替代晶体、晶体振荡器、锁相环、输出缓冲器。

订购信息

产品型号	封装形式	丝印名称
MS5352ME	eMSOP10	MS5352ME

内部框图

